

王兴晟

Device Modelling Group

School of Engineering, College of Science and Engineering, University of Glasgow

Rankine Building, Oakfield Avenue, Glasgow G12 8LT, Scotland UK

Email: Xingsheng.Wang@glasgow.ac.uk

教育

2006.10—2010.07

Ph.D.

英国格拉斯哥大学 电子电气工程系 纳米电子学

2004.09—2006.09 (提前毕业) **理学硕士**

清华大学 数学科学系 应用数学

2000.09—2004.07

工学学士

北京工商大学 信息工程学院 电子科学与技术专业

工作经历

2010.03—

Postdoc Research Assistant/Associate, University of Glasgow

奖励

2001, 2002, 2003 优秀学生奖学金一等奖

2004 优秀毕业生奖学金

2002 首届国家奖学金一等奖

2004 北京市优秀本科毕业生

2004 优秀本科生毕业论文

2000—2004 数学, 物理, 数学建模竞赛二等奖, 一等奖和二等奖

2005 清华大学光华奖学金

2007 清华大学优秀硕士毕业生 (数学系唯一)

2007 清华大学优秀硕士学位论文

2006 英国 EPSRC 奖学金

2007 英国 ORS 奖学金

研究

2004 直扩通信系统及相关问题

2004—2006 分形几何与偏微分方程

2006— 纳米 CMOS 器件的理论与仿真

学位论文

1. "Simulation study of scaling design, performance characterization, statistical variability and reliability of decananometer MOSFETs," University of Glasgow PhD thesis, 2010.

2. "Domains of Dirichlet forms and effective resistance estimates on p.c.f. fractals," *Studia Math.* 177 (2006), 153-172. Tsinghua University Best Master Degree Thesis.

3. "Suppression Techniques against Narrow-Band Interference in DS/SS Communications System, Computer Simulation", 23(1), 2006, 294-298. Beijing Technology and Business University Best Bachelor Degree Thesis.